

**MODELO DE PLANO DE ENSINO
FICHA Nº 2 (variável)**

Disciplina: Laboratório de Eletrônica III		Código: TE217
Natureza: (X) obrigatória () optativa	Semestral (X) Anual () Modular ()	
Pré-requisito: não possui	Co-requisito: não possui	
Modalidade: (X) Presencial () EaD () 20% EaD		
C.H. Semestral Total: 30 C.H. Anual Total: C.H. Modular Total: 30 PD: 00 LB: 30 CP: 00 ES: 00 OR: 00 C.H. Semanal: 2		
EMENTA (Unidades Didáticas)		
Experiências e demonstrações em laboratório de eletrônica, referentes ao conteúdo programático da disciplina de Eletrônica Aplicada I e microcontroladores.		
PROGRAMA (itens de cada unidade didática)		
Práticas: 1) Fonte de Alimentação 2) Amplificador de Instrumentação 3) Filtro Butterworth 4) Retificador de Precisão Projeto usando microcontrolador.		
OBJETIVO GERAL		
O aluno deverá ser capaz de analisar e desenvolver projetos de amplificadores, aplicações de amplificadores operacionais, circuitos lineares e não lineares e desenvolver aplicações utilizando microcontroladores.		
OBJETIVO ESPECÍFICO		
Analisar e projetar circuitos usando amplificadores operacionais e programar um microcontroladores de grande utilização na indústria.		
PROCEDIMENTOS DIDÁTICOS		
A disciplina será desenvolvida mediante a apresentação de circuitos utilizando amplificadores operacionais e de desenvolvimento de projetos aplicativos utilizando sistemas microcontrolados. Serão utilizados os seguintes recursos: computadores, projetor multimídia, insumos de laboratório (componentes) e softwares específicos.		

PLANO DE ENSINO

FICHA Nº 2 (variável)

FORMAS DE AVALIAÇÃO

- 1) Participação nas aulas de laboratório (60% da nota final)
 1. Presença na aula
 2. Desenvolvimento da atividade proposta
 3. Resultados obtidos
- 2) Projeto Aplicativo (40% da nota final)
 1. Elaboração da especificação do projeto
 2. Desenvolvimento do projeto (no laboratório)
 3. Relatório final
 4. Apresentação do projeto (seminário)

Datas Importantes:

20 de junho: Entrega da especificação do projeto (de acordo com o modelo sugerido)

04 de julho: Início do desenvolvimento do projeto em laboratório

25 e 26 de julho: Entrega do relatório final seguido da apresentação do projeto

Informações Complementares:

- O projeto aplicativo deverá ser desenvolvido em grupos de no máximo 3 alunos;
- A especificação deverá ser feita de acordo com o modelo sugerido (máximo de 1 página);
- O relatório final deverá ter no mínimo 20 páginas e no máximo 25 páginas;
- O tempo de apresentação do projeto (seminário) será definido em função do número de grupos;
- A apresentação do projeto deverá ser feita utilizando recursos visuais de apresentação (videoprojetor) explicando as motivações e as dificuldades encontradas no projeto. O protótipo deverá também ser apresentado nesta etapa;
- Para as apresentações, privilegiar arquivos no formato PDF;
- O melhor projeto (votação secreta entre os alunos) receberá a nota integral do projeto aplicativo.

BIBLIOGRAFIA BÁSICA (3 títulos)

CRUZ, Eduardo César Alves; CHOUERI JR., Salomão. Eletrônica Aplicada. Editora: Érica. 2ª Ed. 304 pp.

BOYLESTAD, Robert L.; NASHELKY Louis. Dispositivos eletrônicos e teoria de circuitos. Editora Pearson Education do Brasil. 8ª Ed. 2004.

CRISP, J. Introduction to Microprocessors and Microcontrollers, Ed. Newnes (Elsevier), 2nd Ed., 2004. ISBN 0750659890

BIBLIOGRAFIA COMPLEMENTAR (2 títulos)

MILLMAN, Jacob; HALKIAS, Christos C. Eletrônica. Dispositivos e Circuitos. Editora McGraw-Hill. 2ª Ed. 1981.

BARRETT, S. Microcontrollers Fundamentals for Engineers and Scientists, Morgan & Claypool Publishers, 2006, ISBN-10: 1598290584

Professor da Disciplina: _____
Assinatura: _____
Chefe de Departamento: _____
Assinatura: _____

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada